



## 6. Donnerstag

- 13:00 **Ankunft & Registrierung**
- 14:00 **Eröffnung**
- 14:00 **Begrüßung**  
**Holger Blume**  
Leibniz Universität Hannover & edacentrum e.V.
- 14:15 **Grußworte**  
**Apollonia Pane**  
Bundesministerium für Bildung und Forschung
- 14:30 **Vorstellung Chipdesign Germany**  
**Holger Blume**  
Leibniz Universität Hannover & edacentrum e.V.  
**Norbert Wehn**  
Rheinland-Pfälzische Technische Universität Kaiserslautern-Landau
- 14:45 **Keynote-Session I**
- 14:45 **Open-Source EDA and Innovation Leadership**  
**Andrew B. Kahng**  
University of California San Diego, US
- 15:45 **Kaffeepause**
- 16:30 **Keynote-Session II**
- 16:30 **Open Source Chip Design: Europas Weg zur Wettbewerbsfähigkeit in einer geteilten Tech-Welt?**  
**Jan-Peter Kleinhans**  
Stiftung Neue Verantwortung
- 17:30 **Mikroelektronik in digitalen Hörhilfen: Chips, die hören helfen**  
**Joachim Thiemann**  
Advanced Bionics
- 18:30 **Networking-Veranstaltung mit Poster- & Demo-Session**

## 7. Freitag

- 08:30 **Eröffnung**
- 08:30 **Begrüßung**  
**Holger Blume**  
Leibniz Universität Hannover & edacentrum e.V.
- 08:45 **Keynote-Session III**
- 08:45 **Neue Fertigungstechnik für die Chipverarbeitung**  
**Lutz Rissing**  
Dr. Johannes Heidenhain GmbH
- 09:45 **Kaffeepause**
- 10:30 **DE:Sign Präsentationen**
- BMBF-Förderrichtlinie "Design-Instrumente für souveräne Chipentwicklung mit Open-Source (DE:Sign)"
- 10:30 **Vorstellung DE:Sign**  
**Tina Tauchnitz**  
VDI/VDE Innovation + Technik GmbH
- 10:45 **DI-OCDCpro**  
**Frithjof Nagel**  
Gesellschaft für Informatik e.V.
- 11:00 **DI-DEMICO**  
**Tilo Meister**  
Technische Universität Dresden
- 11:15 **DI-DERAMSys**  
**Matthias Jung**  
Julius-Maximilian-Universität Würzburg
- 11:30 **DI-OWAS**  
**Dirk Koch**  
Ruprecht-Karls-Universität Heidelberg
- 11:45 **DI-PASSIONATE**  
**Robert Weigel**  
Friedrich-Alexander Universität Erlangen-Nürnberg
- 12:00 **Interaktive Poster-Session**
- 13:30 **Verabschiedung**

GEFÖRDERT VOM

